

ANF CNRS : « Bonnes pratiques issues des normes IPC pour la conception et la fiabilisation des PCB »

Objectifs de la formation

La formation proposée est destinée à faire connaître les normes IPC à nos concepteurs et ainsi leur permettre d'assurer que les circuits imprimés développés respectent ces normes afin de garantir la qualité et la fabricabilité. Elle permettra également aux stagiaires de voir comment intégrer ces normes dès le départ de leur conception afin d'en prendre en compte toutes les contraintes.

Du temps sera également consacré aux analyses de bonnes pratiques, aux échanges entre laboratoires, aux perspectives à venir...

A l'issue de la formation les stagiaires seront capables de :

- Maîtriser dès la conception, les choix stratégiques industriels les plus adaptés au développement de cartes électroniques plus complexes et plus fiables au meilleur prix.
- Mettre en place une analyse de la valeur pertinente par le concepteur qui choisira ses matériaux et sera l'architecte de ses constructions de PCB et FPC pour traiter le routage, la fabrication, l'assemblage et le test.

Modalités pédagogiques

Le candidat disposera du support du cours et d'un livret Jetware pour ses prises de notes. Les programmes sont mis en œuvre par projection multimédias, basées sur l'utilisation de dessins et d'images 3D réalisés à l'échelle et accompagnés de nombreuses vidéos tournées sur des sites de productions en Europe.

Programme

- Description de la fabrication de matériaux et composites adaptés à la mise en œuvre de PCB et PCB HDI fiables, pour réaliser des cartes électroniques de hautes fréquences performantes, assemblées sans plomb,
- Sélection d'empilages adaptés aux PCB HDI et aux fonctions HF/RF,
- Fabrication de PCB HDI, IPC 6012D pour comprendre le surcoût associé à chaque type de construction,
- Architectures PCB HDI pour traiter l'intégrité des liaisons HF et des signaux RF,
- Exercices de construction de stackups intégrant les consignes HF aux contraintes de fabrication HDI.

Intervenants

Sylvain LE ROUX (Société Jetware)

Public

Les participants doivent avoir une expérience significative, de 2 ans au minimum, dans l'une des professions qui concerne la conception ou la réalisation de circuits imprimés, ou encore l'assemblage, l'industrialisation, la qualité ou l'achat de cartes électroniques.

Lieu

La Villa Clythia (Centre CAES) – Fréjus (83600)

Dates

Du dimanche 5 mars au vendredi 10 mars midi

Inscription

Par Indico (lien ci-dessous)

Date limite d'inscription

Lundi 12 décembre 2022

Site Web

<https://indico.in2p3.fr/event/28053/>

Responsable scientifique de l'ANF : Cédric HUSS – LP2IB
Responsable administratif : Hélène MARIE-CATHERINE - siège IN2P3 Paris
Chargé de mission formation permanente IN2P3 : Christine GASQ - LPC

Tél. : 01 44 96 41 92 - e-mail : formation@in2p3.fr

